

液晶表示モジュール

G121600N000

取扱説明書

株式会社ゼネラル リサーチ オブ エレクトロニクス

はじめに

この取扱説明書には、液晶表示モジュール G1216 の製品機能・操作方法に関する技術情報が記載されています。このマニュアルを操作の目的以外に第三者に無断で頒付することを禁じます。記載内容の細部については予告なく変更されることがあります。

又、この取扱説明書に記載されている製品以外への応用、及び駆動回路等に関する第三者の工業所有権については、当社は原則として責任を負いません。

改定来暦表

<u>版</u>	<u>改定</u>	<u>年月日</u>
初版		2006. 6.

© ゼネラル リサーチ オブ エレクトロニクス株式会社 2006

Printed in Japan

目次

1.	仕様	
1.1	概要	1
1.2	特長	1
1.3	絶対最大定格	2
1.4	機械的特性	2
1.5	電気的特性	2
1.6	光学的特性	3
1.7	液晶パネル寿命	4
1.8	外形寸法図	5
2.	回路構成	
2.1	ブロック図	6
2.2	セグメントドライバ	6
2.3	コモンドライバ	12
2.4	バイアス電圧発生回路	12
3.	操作方法	
3.1	端子説明	13
3.2	タイミング特性	14
3.3	リセット機能	15
3.4	インストラクション	16
3.5	コントラスト調整と電源供給例	20
3.6	MPUとの接続図	20
4.	注意事項	21

索引

1. 仕様

1.1 概要

G1216は、フルドットマトリクス液晶表示パネルと駆動用CMOS LSIが一体化された薄型液晶表示モジュールです。広視野角で高コントラストの液晶表示パネルを採用しています。フルドット構成で、入力するデータにより各種表示パターンが可能です。表示位置はマトリクス状の透明電極の交点になるため、画面の歪みや表示の位置ずれがありません。また、ディスプレイRAM 及び表示タイミング信号発生回路を内蔵しているためLCDコントローラを使用せずに、直接MPU回路と接続できます。

1.2 特長

- ・ 128×64ドットのフルドットマトリクス構成
- ・ 1/64 デューティ, 1/9 バイアス
- ・ 4096ビット×2個の表示データRAM 内蔵
- ・ 表示タイミング信号発生回路内蔵
- ・ 8ビットパラレルインターフェイス
- ・ インストラクション:
 - 表示データ読み出し/書き込み, 表示ON/OFF,表示開始ライン, Xアドレス (ページ)セット, Yアドレスセット,ステータスリードなど
- ・ 2電源 : $V_{DD}=+5\text{ V}$, V_{LC}
- ・ 反射型, グレーモード
- ・ ポジ表示
 - 表示データ “H” : 表示オン: 青の表示色
 - 表示データ “L” : 表示オフ: グレーの背景色
- ・ 広温度範囲仕様

1.3 絶対最大定格

V_{SS} = 0 V

項目	記号	条件	Min.	Max.	単位
電源電圧	V _{DD}	Ta = 25 50 ± 10%RH	- 0.3	7.0	V
	V _{LC}		V _{DD} - 19.0	V _{DD} + 0.3	V
入力電圧	V _{IN}		- 0.3	V _{DD} + 0.3	V
動作温度	T _{opr}	65%RH	- 20	+ 70	
保存温度	T _{stg}		- 30	+ 80	
保存湿度		48 hrs	+20	+85	%RH
		1000 hrs	+20	+65	%RH

1.4 機械的特性

項目	規格
ドット構成	128 × 64 ドット
モジュール外形 (横 × 縦 × 厚み) [mm]	75.0 × 52.7 × 6.8 max.
見切り寸法 (横 × 縦) [mm]	60.0 × 32.5
有効表示範囲 (横 × 縦) [mm]	55.01 × 27.49
ドット寸法 [mm]	0.4 × 0.4
ドットピッチ [mm]	0.43 × 0.43
重量 [g]	35 typ.

1.5 電気的特性

V_{DD} = 5 V ± 5%, V_{SS} = 0 V, Ta = - 20 ~ +70

項目	記号	条件	Min.	Typ.	Max.	単位
入力電圧*1	High	V _{IHC}	0.7 V _{DD}	-	V _{DD}	V
	Low	V _{ILC}	0	-	0.3V _{DD}	V
入力電圧*2	High	V _{IHT}	2.0	-	V _{DD}	V
	Low	V _{ILT}	0	-	0.8	V
出力電圧*3	High	V _{OH}	I _{OH} = - 205 μA	2.4	-	V
	Low	V _{OL}	I _{OL} = 1.6 mA	-	-	0.4
電源電圧	V _{DD}		4.75	5.00	5.25	V
	V _{LC}		- 12.0	- 8.2	- 3.0	V
消費電流*4	I _{DD}	V _{DD} =5 V, Ta = 25	-	2.0	4.0	mA
	I _{LC}	V _{LC} = - 8.2 V	-	1.8	4.0	mA
フレーム周波数	f _{FRM}		-	71.4	-	Hz

*1 RST端子に適用

*2 DB₀ ~ DB₇, E, R/W, D/I, CS1, CS2端子に適用

*3 DB₀ ~ DB₇端子に適用

*4 表示パターン: 市松表示

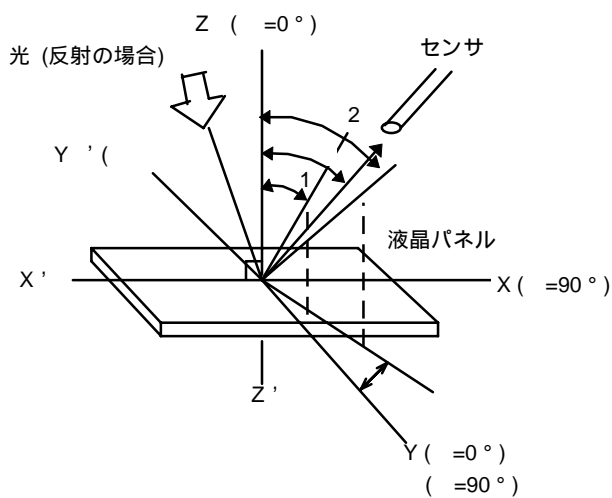
1.6 光学的特性

1/64 duty, 1/9 bias, $f_{FRM} = 71.4 \text{ Hz}$, $V_{opr} = V_{DD} - V_{LC}$, LED バックライト: OFF

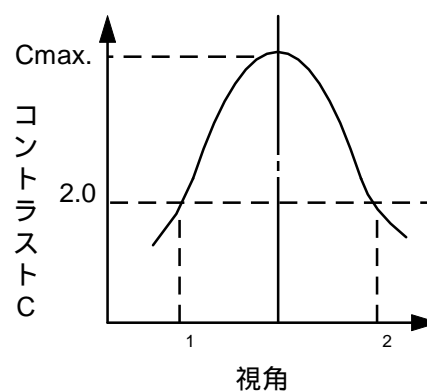
項目	記号	条件	温度	Min.	Typ.	Max.	単位	備考
視角範囲	1	C = 2.0 = 0° Vopr=13.2 V	25	-	-	- 20	度	注1, 2参照
	2			20	-	-		
	2 - 1			40	-	-		
	1	C = 2.0 = 270° Vopr=13.2 V	25	-	-	- 20		
	2			40	-	-		
	2 - 1			60	-	-		
コントラスト	C	= 0° = 0° Vopr=13.2 V	25	3.0	5.5	-	-	注3参照
応答時間	t_{on}	= 0° = 0° Vopr=13.2 V	25	-	40	100	ms	注4参照
	t_{off}			-	100	200		
	t_{on}	= 0° = 0° Vopr=14.1 V	- 20	-	630	1000		
	t_{off}			-	2300	3500		

注 : 測定器にはキャノン輝度計LC - 3S型を使用

注1. 測定方向 と の定義



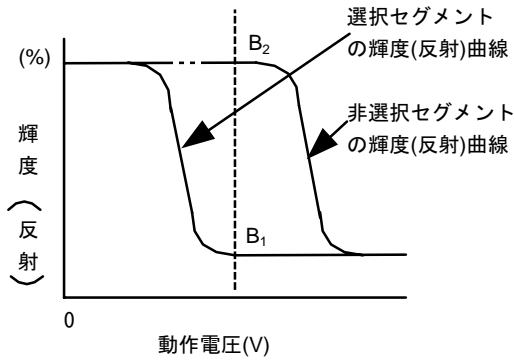
注2. 視角 1 と 2 の定義



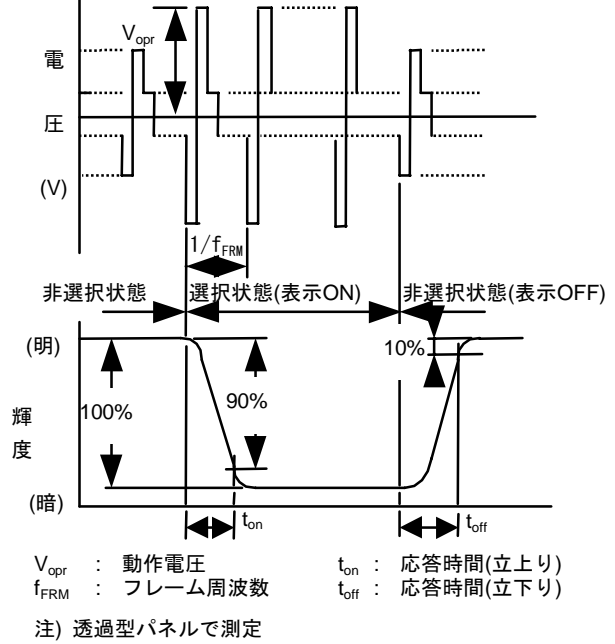
注 : 目視での最適視角とCmax.での視角 は必ずしも一致するとは限りません

注3. コントラスト(C)の定義

$$C = \frac{\text{非選択セグメントの輝度(反射) } B_2}{\text{選択セグメントの輝度(反射) } B_1}$$



注4. 光学応答時間の定義



1.7 液晶パネル寿命

項目	条件	規格	単位
寿命*	25°C±10°C <65%RH	50,000以上	hrs

* 寿命の定義: 下記項目のいずれかに至るまでの時間

- ・ コントラストが初期値の30%になった時点
- ・ 消費電流が初期値の3倍になった時点
- ・ 配向が著しく劣化した時点
- ・ 表示機能に異常が発生した時点

1.8 外形寸法図

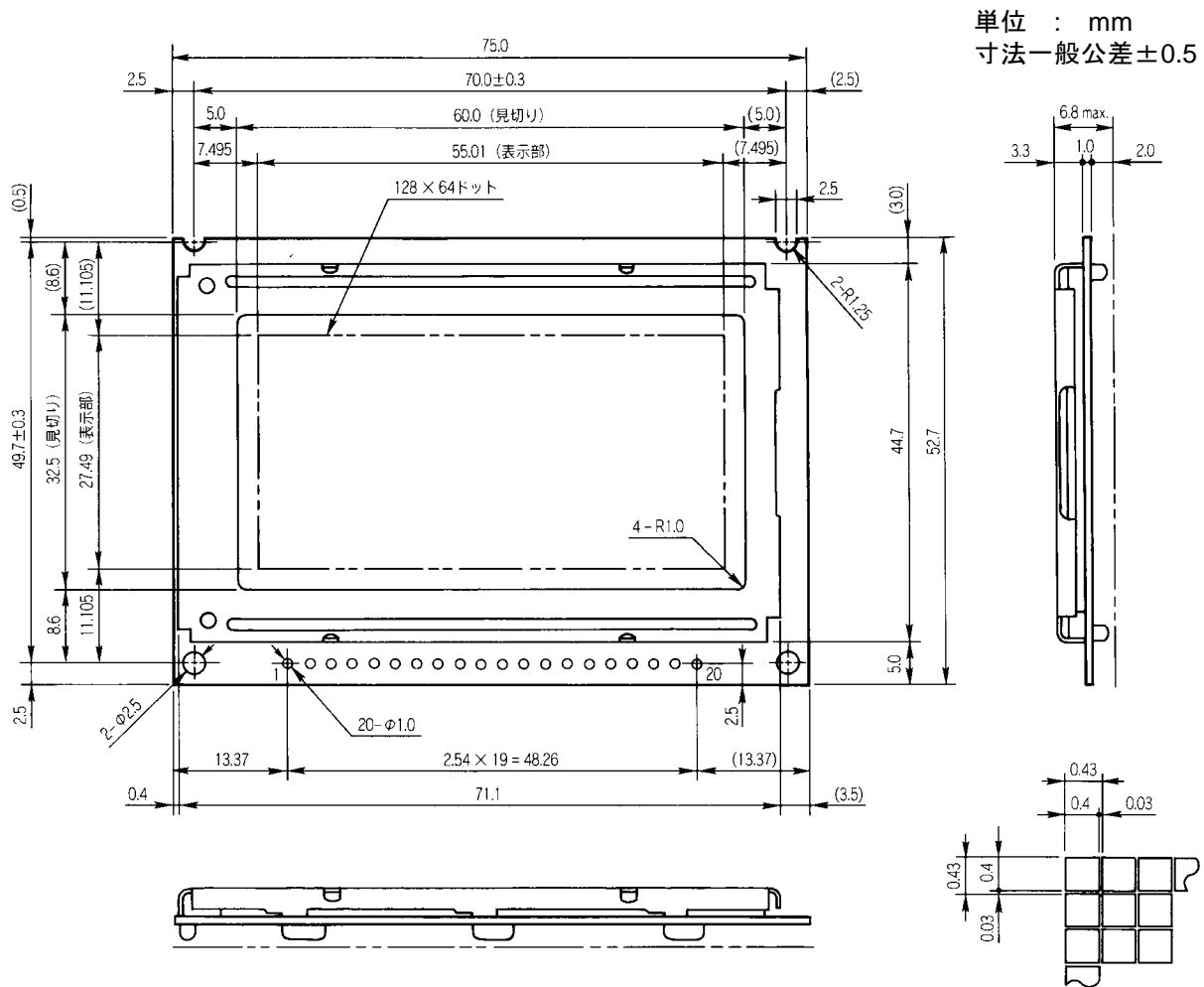


図1 外形寸法図

[入出力端子記号]

No.	記号	機能
1	V _{DD}	電源電圧: +5.0 V
2	V _{SS}	GND : 0 V
3	V _{LC}	液晶駆動電圧
4	DB ₀	データバス(LSB)
5	DB ₁	データバス
6	DB ₂	データバス
7	DB ₃	データバス
8	DB ₄	データバス
9	DB ₅	データバス
10	DB ₆	データバス

No.	記号	機能
11	DB ₇	データバス(MSB)
12	CS1	チップセレクト(1)
13	CS2	チップセレクト(2)
14	RST	リセット
15	R/W	読み出し/書き込み
16	D/I	データ/インストラクション
17	E	イネーブル
18	FGND	フレームグラウンド*
19	NC	—
20	NC	—

* FGNDはモジュールの金属枠に接続されてますので、この枠を接地する際に使用して下さい。

2. 回路構成

2.1 ブロック図

本製品は2個のセグメントドライバHD61202, 1個のコモンドライバHD61203, バイアス電圧発生回路から構成されています。図2 にブロック図を示します。

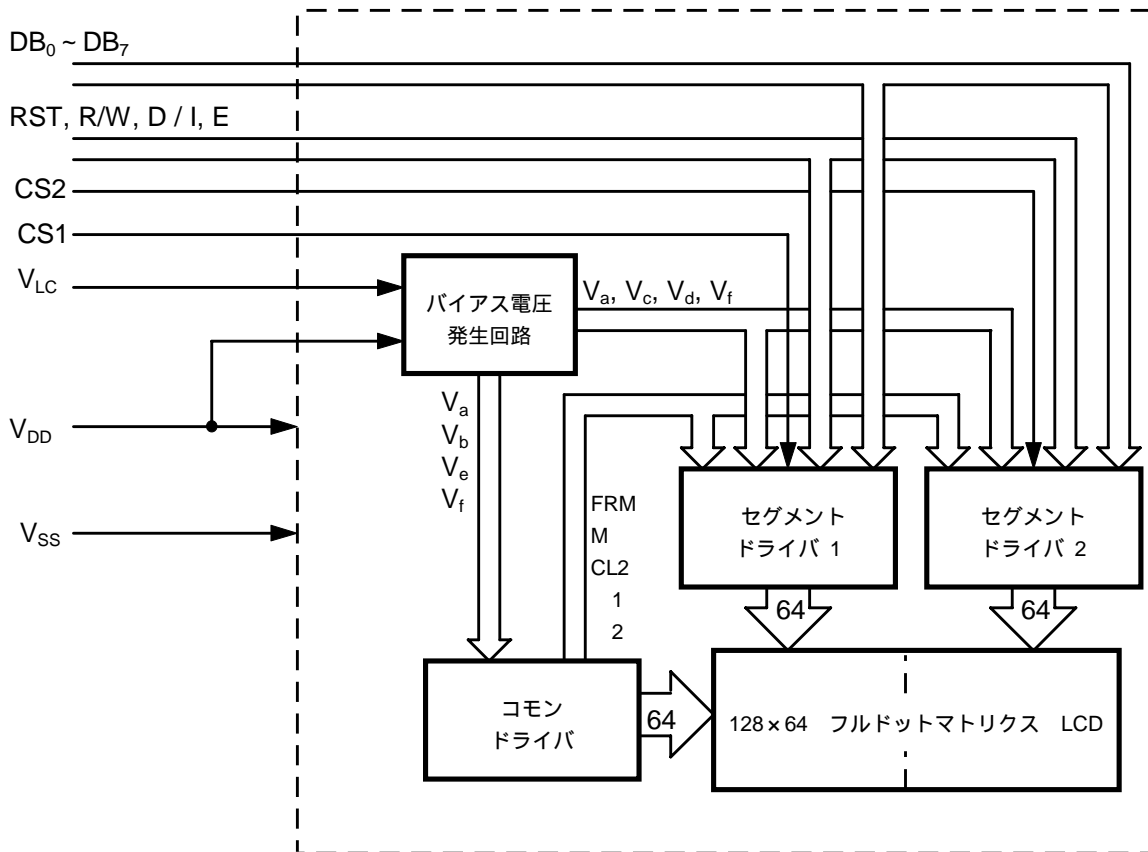


図2 ブロック図

2.2 セグメントドライバ(HD61202)

セグメントドライバは駆動出力数64のCMOS ICです。G1216ではパネルを左右2つの画面に分割して駆動しますが, 1個のセグメントドライバが分割された1つの画面を制御しています。MPUから送られる8ビットのデータを内蔵の表示RAMに記憶し, 液晶駆動用のセグメント信号を発生します。表示RAMの1ビットのデータは, 液晶パネルの1ドットの点灯や非点灯に対応します。

2.2.1 ブロック図(セグメントドライバ)

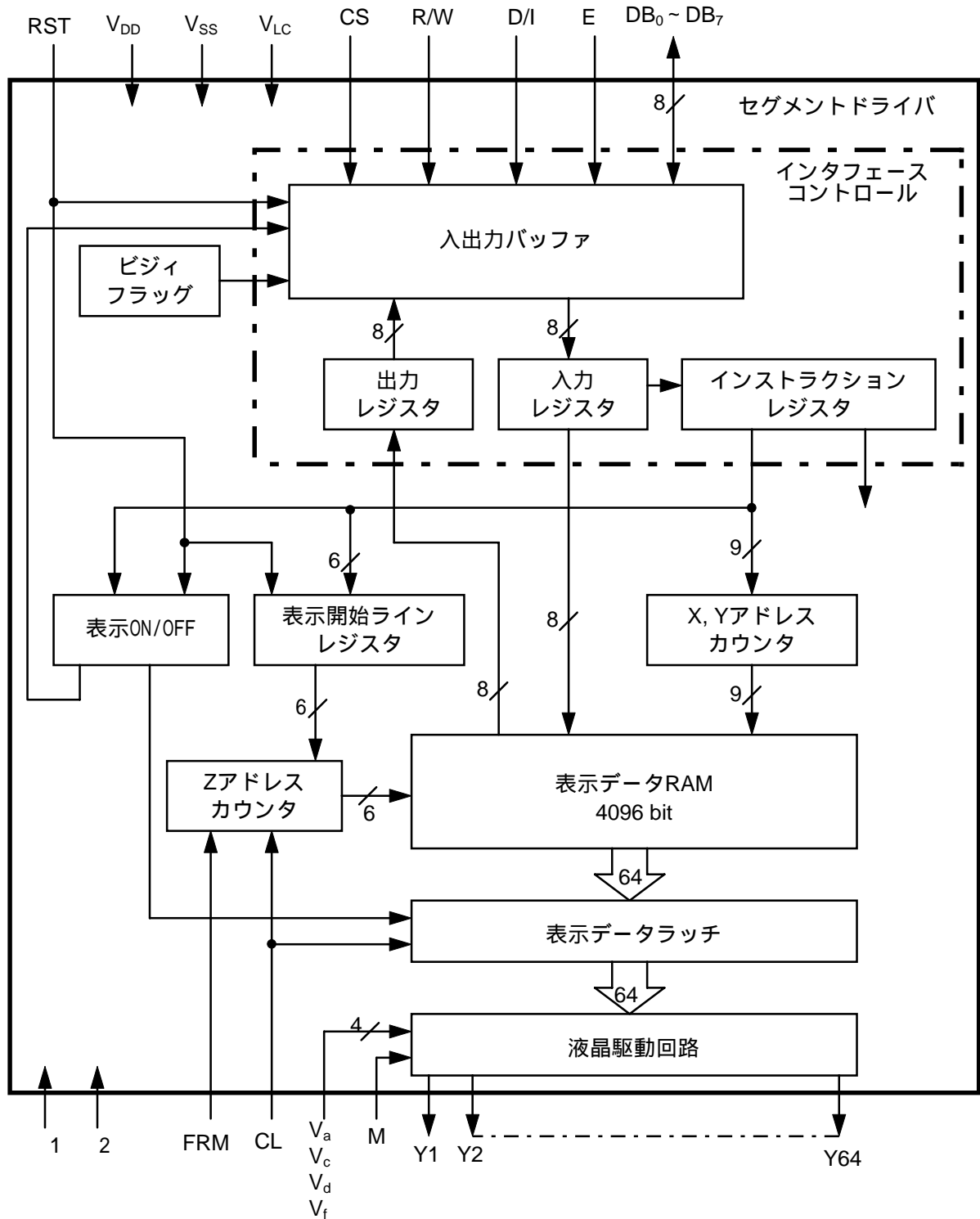


図3 セグメントドライバ

2.2.2 主要ブロックの機能と動作

(1) インタフェースコントロール

インタフェースコントロールは次のブロックから構成されています。

入出力バッファ
入出力レジスタ
インストラクションレジスタ

これらはR/W とD/Iの信号の組み合わせにより選択されます。

D / I	R / W	
1	1	出力レジスタ読み出し 内部動作 (表示データRAM 出力レジスタ)
1	0	入力レジスタ書き込み 内部動作 (入力レジスタ 表示データRAM)
0	1	ビジー チェック, ステイタス読み出し
0	0	インストラクション

入出力バッファ

データバス(DB₀~DB₇)の8本でデータ転送が行われます。

DB₇ …… MSB (最上位ビット)

DB₀ …… LSB (最下位ビット)

チップセレクトが選択状態になって初めて、データの入出力が行えます。従って、チップセレクトが非選択状態では、RST(リセット) 以外の入力端子の信号を変化させても内部の状態は保持され、インストラクションも実行されません。

なお、RST はCS1, CS2 に関係なく動作するので注意してください。

入出力レジスタ

内部動作とスピードの異なるMPU とインターフェースできるよう、入力レジスタと出力レジスタを持っています。

• 入力レジスタ

入力レジスタは、表示データRAMへ書き込むデータの一時記憶に使用されるレジスタです。MPUから入力レジスタに書き込まれたデータは、内部動作により自動的に表示データRAMに書き込まれます。

チップセレクトが選択状態で、R/W = 0, D/I = 0 の時、E信号の立下りに同期してデータが取り込まれます。

• 出力レジスタ

出力レジスタは、表示データRAM から読み出されるデータの一時記憶に使用されるレジスタです。

出力レジスタの内容を読み出すためには、チップセレクトが選択状態で、D/I=1, R/W=1であることが必要です。リード命令を実行すると、その時点まで記憶されていた出力レジスタの内容がE=1の間出力されます。次にEの立ち下がりで、現在指示されているアドレスの表示データが出力レジスタに取り込まれます。アドレスはその後+1されます。

出力レジスタの内容はリード命令で書き替わり、アドレスセットやその他の命令ではデータは保持されます。従って、アドレスセットを行ってその直後にリード命令を実行すると、指定したアドレスのデータが出力されず、2度目のデータリード時に指定したアドレスのデータが出力されます。従って、アドレスセット時にはダミーリードが一回必要です。(図4 参照)

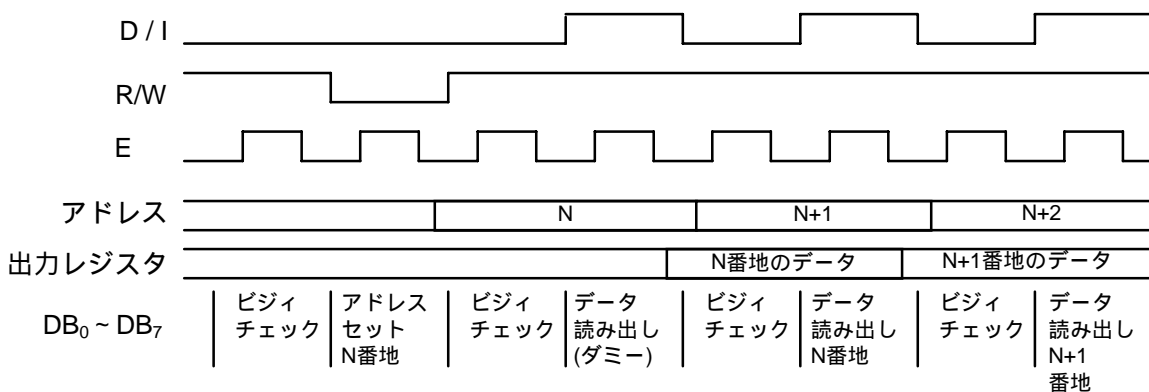
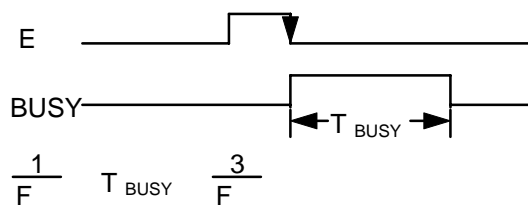


図4 リードタイミング

(2) ビジィフラグ

ビジィフラグが "1" のときモジュールが内部動作中であることを示し、この時はステータスリード以外の命令を受け付けません。ビジィフラグはステータスリード命令でDB₇に出力されます。各命令の前にビジィフラグが "0" になっていることを確認してください。



F は f_1, f_2 の周波数 (HD61203の源発振周波数の1/2): 215 kHz

図5 ビジィフラグ

(3) 表示ON / OFFフリップフロップ

表示ON / OFF フリップフロップは、RAMデータに対応した表示データがLCDのセグメントに出力される (ON 状態) か、RAM データにかかわらず全消灯の状態になる (OFF) かを決定するフリップフロップです。これは表示ON / OFF 命令によりコントロールされます。また、RST 信号が "0" になるとOFF 状態になります。このフリップフロップの状態はステータスリード命令でDB₅に出力されます。

表示ON / OFF を行ってもRAM 内のデータは影響を受けません。

(4) 表示開始ラインレジスタ

表示データRAMの内容をLCDに表示する場合、どのラインアドレス(図6 参照)のデータが、LCD画面の最上段に表示されるかを決定するレジスタです。画面のスクロール等に用います。

表示開始ラインセット命令により、6ビット(0~63)の表示開始ライン情報がこのレジスタに書き込まれます。一画面の表示開始を指定するFRM信号(コモンドライバ出力)の“H”レベルにより、このレジスタの内容がZ アドレスカウンタに転送され、Z アドレスカウンタをプリセットします。

(5) Z アドレスカウンタ

コモン信号に同期した表示データを出力するためのアドレスを発生します。CL 信号(コモンドライバ出力)の立下りでカウントアップする6ビットのカウンタです。FRM信号(コモンドライバ出力)の“H”レベルで表示開始ラインレジスタの内容がZ カウンタにプリセットされます。

(6) 表示データRAM

表示用のドットデータを記憶するRAMです。本RAMの1ビットデータが、液晶表示の1ドットの点灯(データ=1)、非点灯(データ=0)に対応します。図6は、右または左の1画面(64×64ドット)における、RAM内のアドレス構成とRAM内データの関係です。また、これは表示開始ラインが0の場合です。

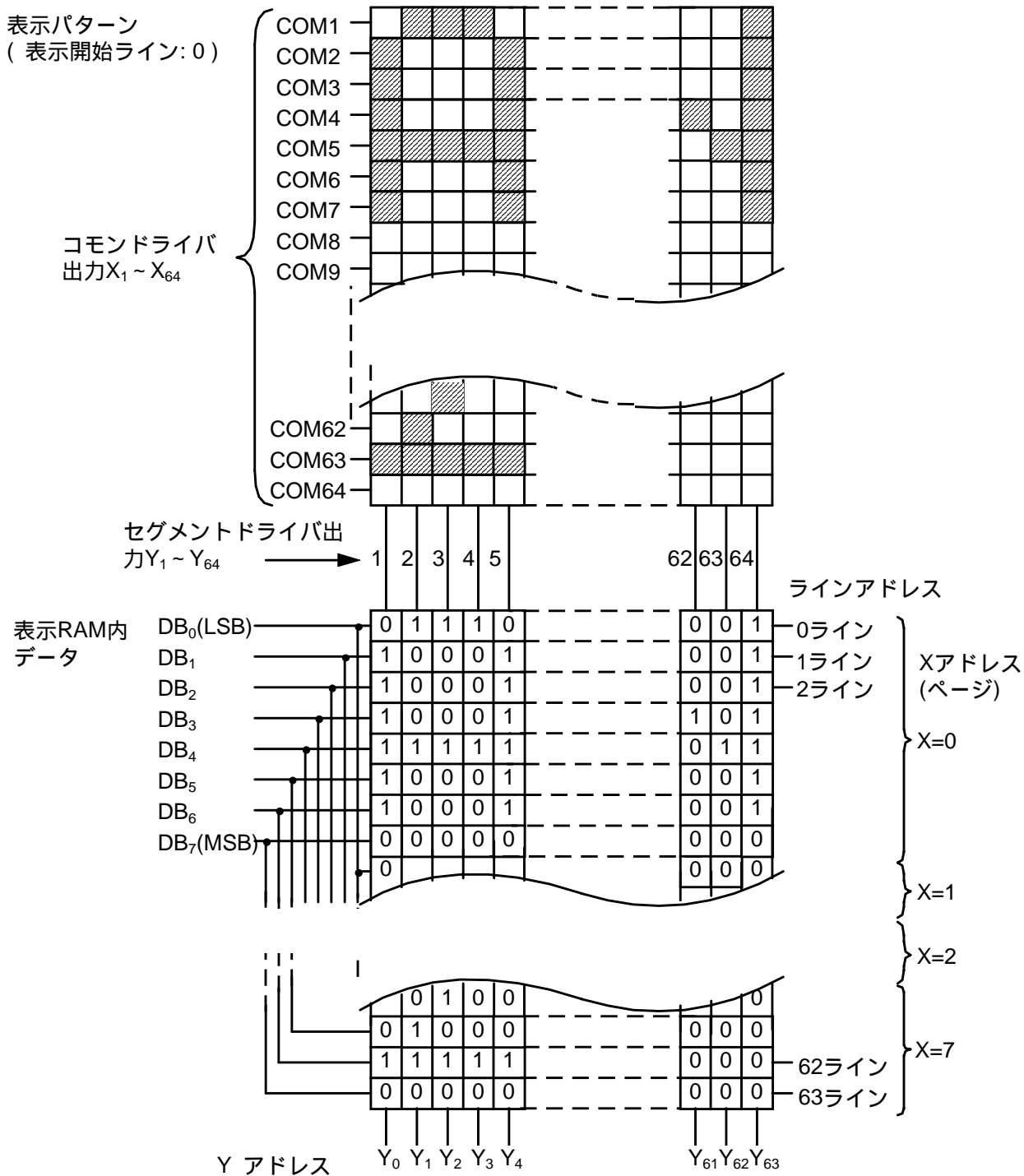


図6 表示RAM内データと表示の関係

(7) X, Y アドレスカウンタ

X, Y アドレスカウンタは、内蔵の表示データRAM のアドレスを与える9ビット のカウンタです。上位3 ビットのX アドレスカウンタと下位6 ビットのY アドレスカウンタは別々のインストラクションでアドレス設定を行う必要があります。

• X アドレスカウンタ

カウンタ機能を持たない単なるレジスタです。命令によりアドレスをセットします。

• Y アドレスカウンタ

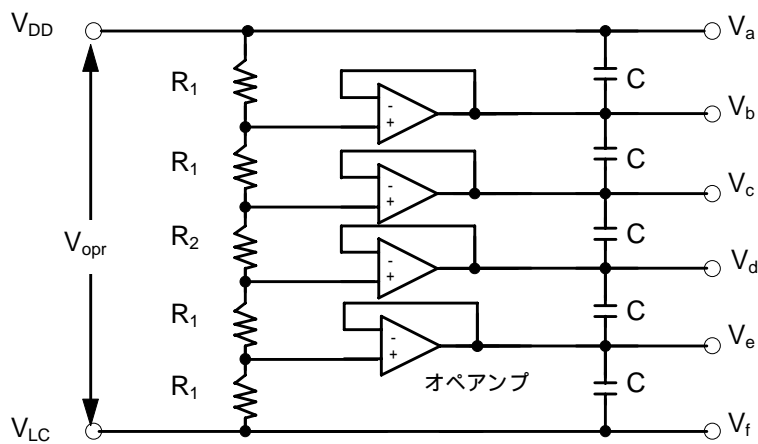
命令によりアドレスをセットする他に、表示データのリード / ライト動作により自動的に+1 します。カウントは0 ~ 63までの値をループして行います。

2.3 コモンドライバ(HD61203)

コモンドライバ は 駆動出力数64のCMOS ICです。液晶駆動用のコモン信号を発生するほかに発振器を内蔵し、液晶表示に必要な タイミング信号(液晶交流化信号、フレーム信号)発生し、それをセグメントドライバに供給することにより表示を制御します。

2.4 バイアス電圧発生回路

ドライバにはバイアス電圧として $V_a \sim V_f$ の6レベルの基準電圧が印加されます。この電圧は V_{opr} を抵抗分割して作り出され、オペアンプ によりボルテージフォロワで駆動されます。



1 / 9 バイアス : $R_2 = (9 - 4)R_1 = 5 R_1$

図7 バイアス電圧発生回路

3. 操作方法

3.1 端子説明

表1 端子説明

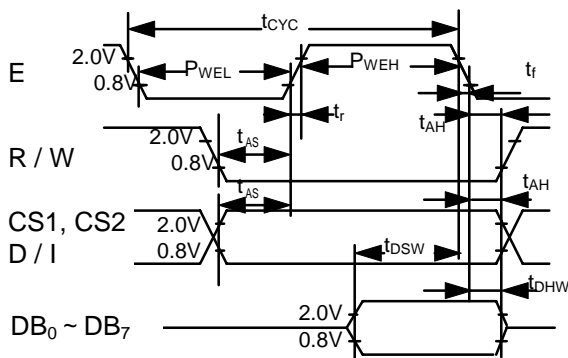
信号	本数	I/O	接続先	機能												
DB ₀ ~ DB ₇	8	入出力	MPU	データバス, スリーステート入出力共通端子。												
E	1	入力	MPU	イネーブル ライト時 (R/W=0): Eの立ち下りで, DB ₀ ~ DB ₇ のデータをラッチします。 リード時 (R/W=1): Eのハイレベルの間, DB ₀ ~ DB ₇ にデータを出力します。												
R/W	1	入力	MPU	リード / ライト R/W=1: E=1で, CS1=0 あるいはCS2=0 の時, DB ₀ ~ DB ₇ にデータが出力され, MPUによってリードすることができます。 R/W=0: CS1=0 あるいはCS2=0 の時, DB ₀ ~ DB ₇ は入力を受け付ける状態となります。												
D/I	1	入力	MPU	データ / インストラクション D/I=1: DB ₀ ~ DB ₇ のデータが表示データであることを示します。 D/I=0: DB ₀ ~ DB ₇ のデータが表示制御データであることを示します。												
CS1, CS2	2	入力	MPU	チップセレクト入力です。下記の状態で, データの入出力ができます。 <table border="1" style="margin-left: auto; margin-right: auto;"> <thead> <tr> <th colspan="3">LCM表示画面</th> </tr> <tr> <th>端子名</th> <th>CS1</th> <th>CS2</th> </tr> </thead> <tbody> <tr> <td>状態</td> <td>0</td> <td>0</td> </tr> </tbody> </table> <div style="display: inline-block; border: 1px solid black; padding: 5px; margin-left: 20px;"> <table style="border-collapse: collapse;"> <tr> <td style="border: none; padding-right: 5px;">CS1</td> <td style="border: none; padding: 0 5px;"> </td> <td style="border: none; padding-left: 5px;">CS2</td> </tr> </table> </div> <p>CS1: LCMの左半画面 (SEG1 ~ SEG64) を制御します。 CS2: LCMの右半画面 (SEG65 ~ SEG128) を制御します。</p>	LCM表示画面			端子名	CS1	CS2	状態	0	0	CS1		CS2
LCM表示画面																
端子名	CS1	CS2														
状態	0	0														
CS1		CS2														
RST	1	入力	MPU	リセット信号 RST信号をローレベルにすることにより, 初期設定することができます。 (1) ON/OFF レジスタ: 0 セット(表示OFF) (2) 表示開始ラインレジスタ: 0 ラインセット (0 ラインから表示) リセット解除後, 命令によって状態変更されるまで, セットされた状態を保持します。												
V _{DD}	1	-	電源	ロジック用電源端子(+5 V)												
V _{SS}	1	-	電源	GND端子(0 V)												
V _{LC}	1	-	電源	液晶駆動用電源端子												
FGND	1	-		フレームグランド*												

* FGND端子はモジュールの金属枠に接続されています。枠を接地する場合はこの端子を使用して下さい。

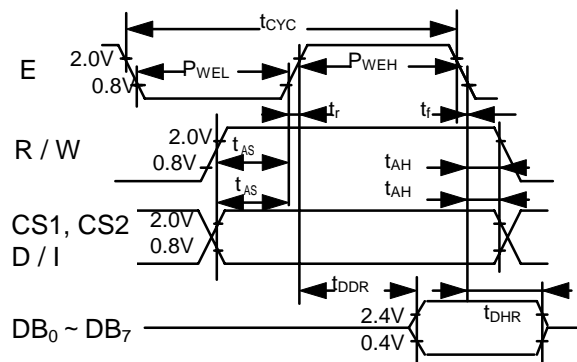
3.2 タイミング特性

項目	記号	Min.	Typ.	Max.	単位	注
E サイクル時間	t_{CYC}	1000	-	-	ns	1, 2
E パルス幅(H)	P_{WEH}	450	-	-	ns	1, 2
E パルス幅(L)	P_{WEL}	450	-	-	ns	1, 2
E 立上り時間	t_r	-	-	25	ns	1, 2
E 立下り時間	t_f	-	-	25	ns	1, 2
アドレスセットアップ時間	t_{AS}	140	-	-	ns	1, 2
アドレスホールド時間	t_{AH}	10	-	-	ns	1, 2
データセットアップ時間	t_{DSW}	200	-	-	ns	1
データ遅延時間	t_{DDR}	-	-	320	ns	2, 3
ライト時データホールド時間	t_{DHW}	10	-	-	ns	1
リード時データホールド時間	t_{DHR}	20	-	-	ns	2

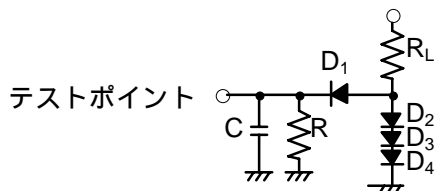
注) 1: MPUライト時



注) 2: MPUリード時



注) 3: DB₀ ~ DB₇ 負荷回路



$R_L = 2.4 \text{ k}$

$R = 11 \text{ k}$

$C = 130 \text{ pF}$ (治具容量含む)

D1 ~ D4 ダイオードは全て1S2074[Ⓜ]

3.3 リセット機能

電源起動時にRST 端子をローレベルにすることにより初期設定することができます。

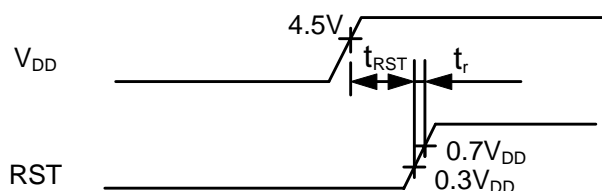
表示OFF

表示開始ラインレジスタ: 0 番地セット

RST がローレベルの間はステイタスリード以外の命令を受け付けることができません。従って、ステイタスリード命令でDB₄=0 (リセット解除), DB₇=0 (Ready) であることを確認した後に、その他の命令を実行して下さい。

電源起動時の初期設定のための電源条件は下記の通りです。

項 目	記 号	Min	Typ.	Max	単 位
リセット時間	t_{RST}	1.0	-	-	μs
立ち上がり時間	t_r	-	-	200	ns



なお、動作中にリセットをかけると、ON / OFF レジスタを除く全てのレジスタの内容、および RAM の内容は保証されませんので必ず再セットを行ってください。

3.4 インストラクション

3.4.1 概要

インストラクションの一覧を表2に示します。インストラクションを実行している時（内部動作中）は、ステータスリード以外のインストラクションを送っても実行しません。インストラクションの実行中はビジィフラグが“1”になっていますので、これをチェックしながらMPU からインストラクションを送る必要があります。

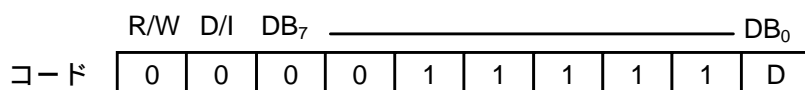
表2 インストラクション一覧表

インストラクション	コード											機能	
	R/W	D/I	DB ₇	DB ₆	DB ₅	DB ₄	DB ₃	DB ₂	DB ₁	DB ₀			
1 表示 ON/OFF	0	0	0	0	1	1	1	1	1	1	1/0	全表示のON/OFFを行います。表示RAMのデータ及び内部状態は変化しません。 1: ON 0: OFF	
2 表示開始ライン	0	0	1	1	表示開始ライン (0~63)						表示の最上段ライン(COM1)に表示されるRAMのラインを決定します。		
3 X アドレス (ページ) セット	0	0	1	0	1	1	1	X アドレス (ページ) (0~7)			RAMのXアドレス(ページ)をXアドレス(ページ)レジスタにセットします。		
4 Y アドレス セット	0	0	0	1	Y アドレス (0~63)						RAMのYアドレスをYアドレスカウンタにセットします。		
5 ステータスリード	1	0	B U S Y	0	O N / O F F	R E S E T	0	0	0	0	0	ステータスの読み出しを行います。 RESET 1: リセット 0: ノーマル ON/OFF 1: 表示OFF 0: 表示ON BUSY 1: 内部動作中 0: READY状態	
6 表示データ書き込み	0	1	Write Data									データバス上のデータDB ₀ (LSB)~DB ₇ (MSB)を表示RAMに書き込みます。	予め指定されたアドレスのRAMをアクセスします。アクセス後Yアドレスは+1します。
7 表示データ読み出し	1	1	Read Data									表示RAM内のデータDB ₀ (LSB)~DB ₇ (MSB)をデータバス上に読み出します。	

注) BUSY 時間は 1, 2の周波数F (:215 kHz (Typ.)) によって変化します。(1/F T_{BUSY} 3/F)

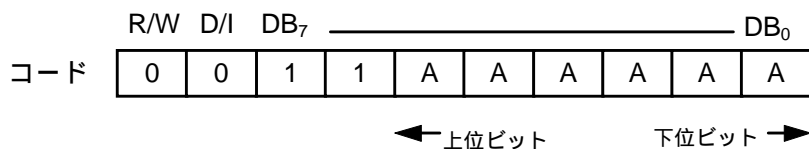
3.4.2 詳細説明

(1) 表示ON/OFF



D=1のとき表示をONさせ、D=0のとき表示をOFFさせます。D=0による表示OFFの場合、表示データは表示データRAMに残っているので、D=1にすればもとの表示が表れます。

(2) 表示開始ライン



AAAAAAの2進で表される表示データRAMのラインアドレスを表示開始ラインレジスタに設定します。表示データRAMの内容をLCD画面に表示する場合、このレジスタに設定されたラインアドレス上の表示データがLCD画面の最上段に表示されます。表示RAM内のアドレス構成は図6を参照して下さい。図8に開始ライン0～3の表示例を示します。

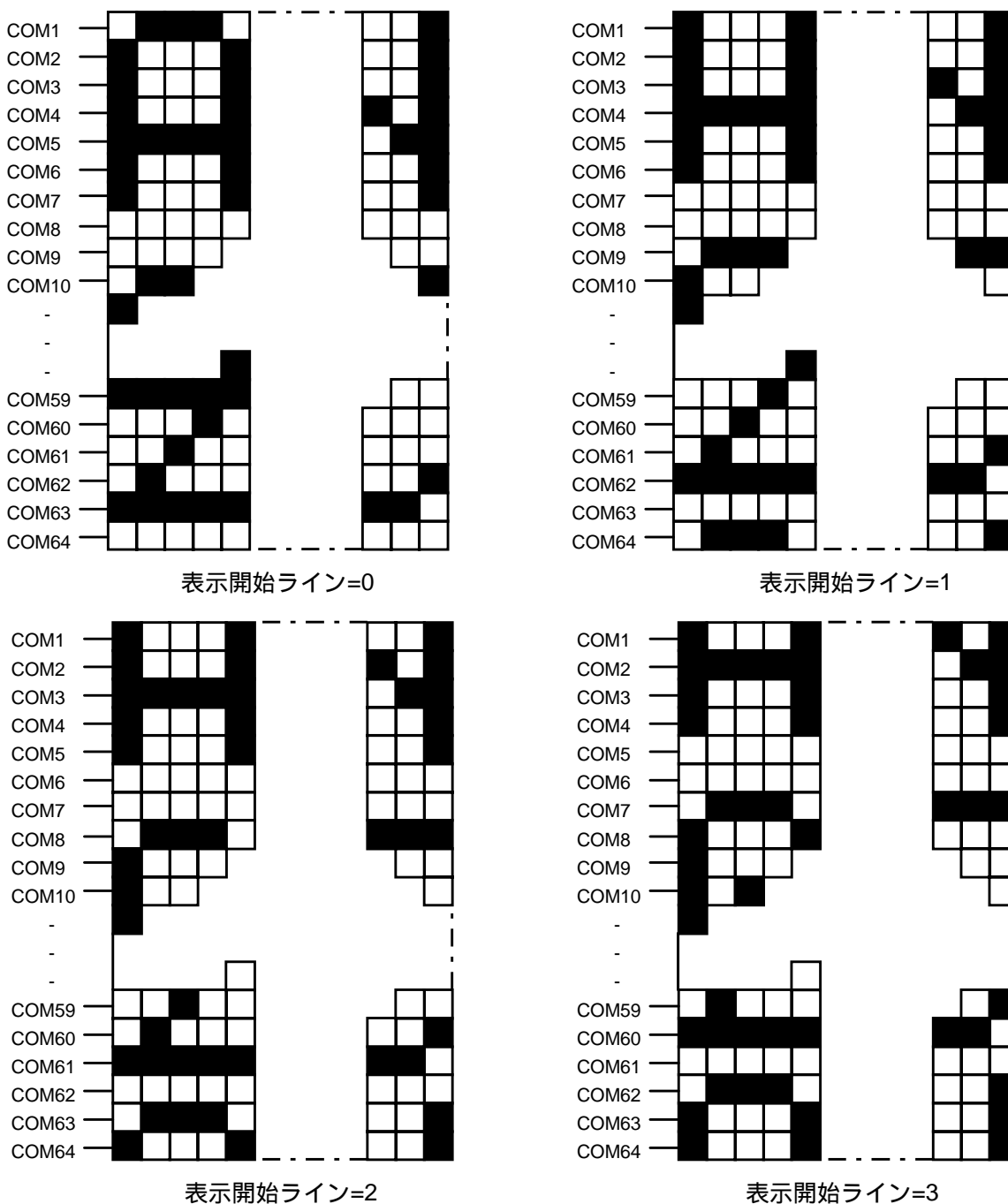


図8 表示開始ラインと表示の関係

3.5 コントラスト調整と電源供給例

液晶パネルの視角、画面の濃淡(コントラスト)は周囲温度に影響されます。各温度における液晶の推奨駆動電圧(V_{opr})は以下のとおりです。なお、この V_{opr} は目視で最も良い表示画面が得られる値で、最大コントラスト($C_{max.}$)の得られる値とは必ずしも一致いたしません。コントラスト調整のための回路例を下図に示します。

温度 ()	- 20	0	25	50	70	$V_{opr} = V_{DD} - V_{LC}$
電圧 (V_{opr})	13.5	13.0	12.5	11.5	10.5	

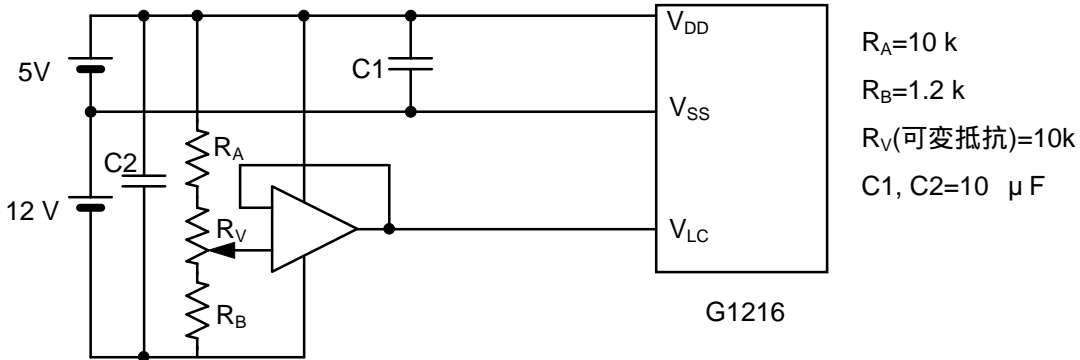


図10 コントラスト調整

3.6 MPUとの接続例

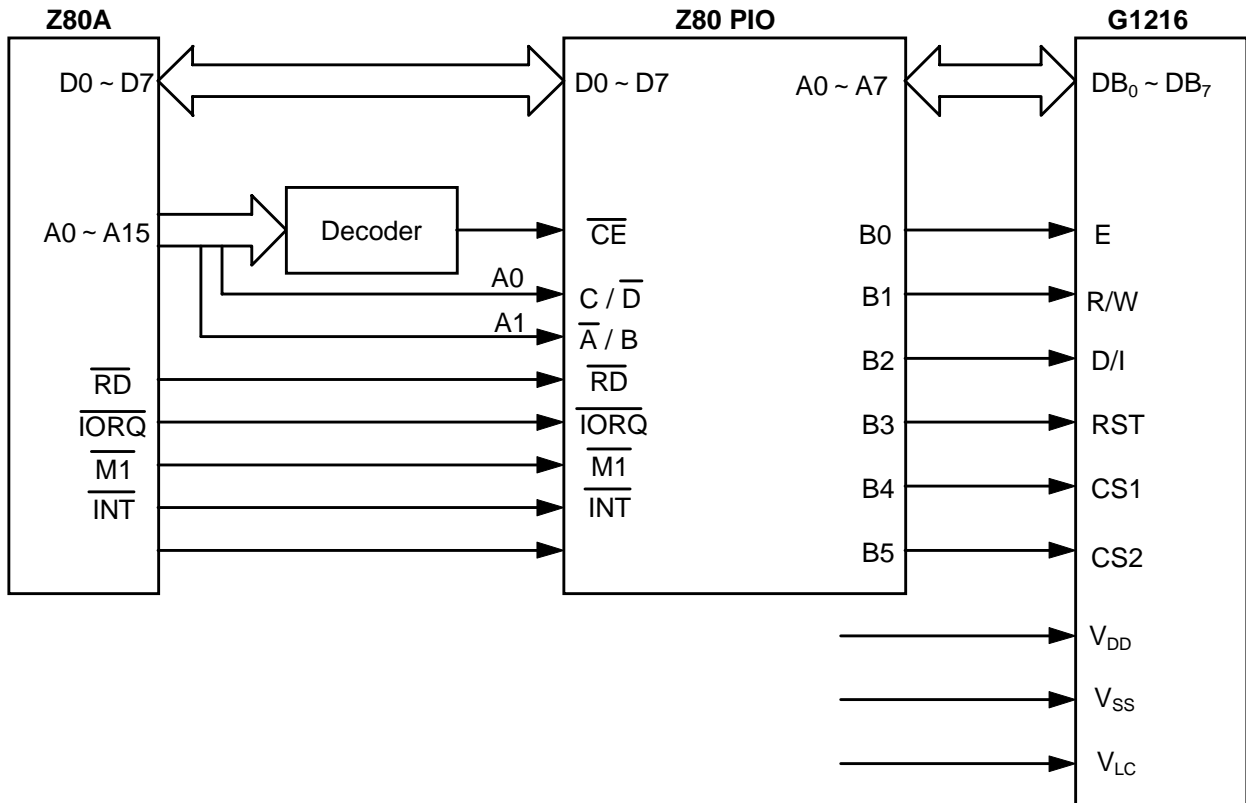


図11 Z80Aとの接続例

4. 注意事項

安全のために

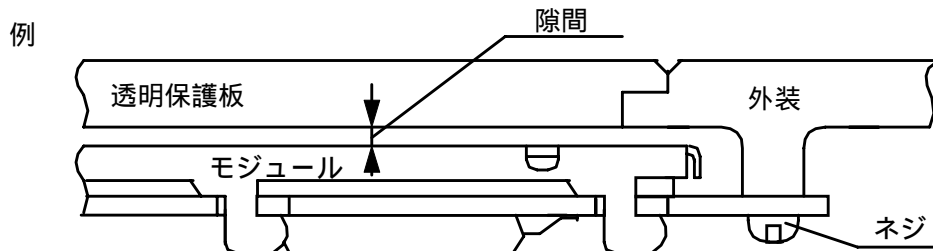
- ・ 液晶パネルが破損した場合には、中の液晶を口に入れないで下さい。又、液晶が皮膚や衣服に付着した場合には直ちに石けんで洗い流して下さい。

取り扱いに際して

- ・ CMOS LSIを使用しているので、静電気には充分注意して下さい。
- ・ 液晶パネルは板ガラスでできているので、機械的衝撃を与えたり、表面を強く押さえたりしないで下さい。
- ・ モジュールからパネルや枠などを取り外さないで下さい。
- ・ 表示面の偏光板は大変傷つきやすいので、取り扱いには充分注意して下さい。

実装・設計に際して

- ・ 指定の取り付け部/穴を用いて実装して下さい。
- ・ モジュールを外圧から保護するために、透明保護板(アクリル、ガラス等)をモジュールの上にかぶせて下さい。その際は表示面と透明保護板の間に隙間を設けて下さい。



- ・ 電源電圧を印加しない時は入力信号が加わらないように、設計してください。
- ・ 透明電極が断線することがありますので、結露するような環境下でモジュールを作動させないでください。

保存に際して

- ・ 長期的に保存する場合は、なるべく 25 ± 10 , 65%RH 以下の暗所に保存して下さい。
- ・ 有機溶剤系や腐食性ガスの雰囲気中には保存しないで下さい。
- ・ モジュールには振動・衝撃・外圧のかからない状態で保存して下さい。

クリーニングに際して

- ・ 空拭きは偏光板の表面を傷つけることがあるので、さけて下さい。
- ・ 柔らかい布に石油ベンジンを浸み込ませて軽く拭いて下さい。
- ・ ケトン類(メチルエチルケトン、アセトンなど)や芳香族類(トルエン、キシレンなど)の溶剤は、偏光板の溶解や劣化の原因となるので、使用しないで下さい。

索引

[ア]

イネーブル	5, 13
液晶駆動電圧	5
液晶パネル寿命	4
Xアドレスカウンタ	11
X, Yアドレスカウンタ	7, 11
応答時間	3

[カ]

クリーニング	21
光学応答の定義	4
コモンドライバ	6, 12
コントラスト	3, 20
コントラスト調整	20
コントラストの定義	4

[サ]

視角の定義	3
視角範囲	3
重量	2
出力電圧	2
出力レジスタ	7, 8
消費電流	2
推奨駆動電圧	20
ステイタスリード	9, 15, 16, 19
セグメントドライバ	6, 7
Zアドレスカウンタ	7, 10
Z80A	20

[タ]

端子説明	13
チップセレクト	5, 8, 13
表示データRAM	1, 7, 8, 10, 16, 17, 18, 19
電源供給例	20
電源電圧	2, 5, 21
動作温度	2
ドット寸法	2
ドットピッチ	2

[ナ]	
	入出力端子記号…………… 5
	入出力バッファ…………… 7, 8
	入力電圧…………… 2
	入力レジスタ…………… 7, 8
[ハ]	
	バイアス電圧発生回路…………… 6, 12
	ビジィフラグ…………… 7, 9
	表示ON/OFF…………… 7, 16
	表示ON/OFFフリップフロップ…………… 9
	表示開始ライン…………… 11, 16, 17
	表示開始ラインレジスタ…………… 7, 10
	表示データ書き込み…………… 16, 19
	表示データ読み出し…………… 16, 19
	フレーム周波数…………… 2
	ブロック図…………… 6, 7
	保存 …………… 21
	保存温度…………… 2
	保存湿度…………… 2
[マ]	
	見切り寸法…………… 2
[ヤ]	
	有効表示範囲…………… 2
[ラ]	
	リセット…………… 5, 8, 13, 15
[ワ]	
	Yアドレスカウンタ …………… 11, 12

株式会社ゼネラルリサーチオブエレクトロニクス

東京都港区三田3-12-17 芝第3アメレックスビル 〒108-0073

電話番号：03-5439-3611（代表） ファクシミリ：03-5439-3644

web: <http://www.gre.co.jp> e-mail: lcm-sales@gre.co.jp